

MENU

SEARCH

INDEX

1/1



JAPANESE PATENT OFFICE

PATENT ABSTRACTS OF JAPAN

(11)Publication number: 07321767

(43)Date of publication of application: 08.12.1995

(51)Int.Cl.

H04J 13/00

H04B 7/005

(21)Application number: 06107246

(71)Applicant:

FUJITSU GENERAL LTD

(22)Date of filing: 20.05.1994

(72)Inventor:

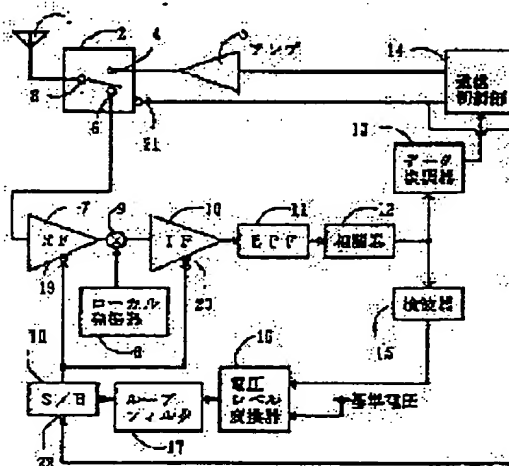
YOSHIMURA KAZUO

(54) AGC CIRCUIT

(57)Abstract:

PURPOSE: To restore an AGC control voltage level to a steady-state in a short time when the transmission mode is switched into the reception mode by throwing a sample-and-hold circuit to the position of sampling in the reception mode and throwing the sample-and-hold circuit to the position of holding in the spread spectrum radio equipment of the direct spread system.

CONSTITUTION: A communication control section 14 provides the output of, e.g. an H level as a receiver side switching control signal in the reception mode, a transmission reception changeover switch 2 is thrown to the position of the reception to set a sample-and-hold circuit 18 in an AGC loop to the sampling position. In the case of transmission, a transmission reception switching signal outputted from the communication control section 14 goes to an L level to throw the transmission reception changeover switch 2 to the position of transmission and a transmission signal amplified by a power amplifier 5 is sent from an antenna 1 and the sample-and-hold circuit 18 is thrown to the position of holding to hold an AGC control voltage level in the reception mode. When the reception mode is selected again, the output of the sample-and-hold circuit 18 is held to a stable level at the preceding reception mode.



LEGAL STATUS

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平7-321767

(43)公開日 平成7年(1995)12月8日

(51) Int.Cl.⁸

識別記号

室内整理番号

FI

技術表示箇所

H O 4 J 13/00

H04B 7/005

H 0 4 J 13/ 00

$$Z$$

審査請求 未請求 請求項の数1 O.L (全 4 頁)

(21) 出願番号

特願平6-107246

(22) 出願日

平成6年(1994)5月20日

(71)出願人 000006611

株式会社富士通ゼネラル

神奈川県川崎市高津区末長1116番地

(72)発明者 吉村 和夫

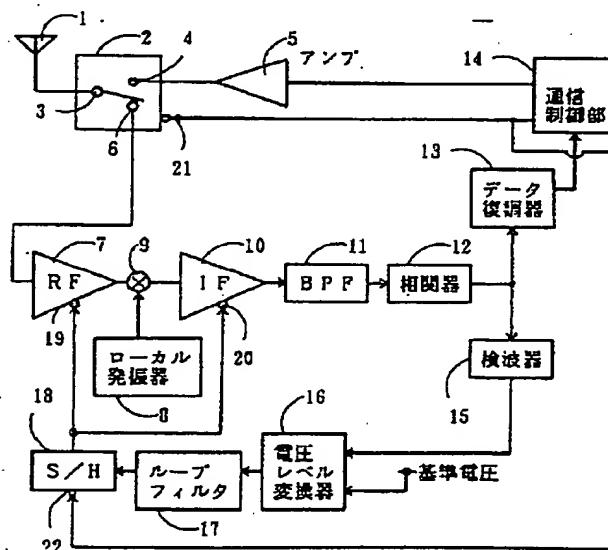
川崎市高津区末長1116番地 株式会社富士
通ゼネラル内

(54) 【発明の名称】 A G C回路

(57) 【要約】

【目的】 スペクトル拡散変調用無線装置が送信から受信に切り換わった際に、短時間でＡＧＣ制御電圧レベルが定常状態に復帰することを可能とする復調用のＡＧＣ回路を提供すること。

【構成】 受信信号を増幅するRF用アンプと、IF用アンプと、ローパスフィルタと、相関信号を出力する相関検出器と、検波器と、電圧レベル変換器と、フィルタと、サンプル／ホールド回路の出力をRF用アンプおよびIF用アンプのゲインコントロール端子に入力し、受信時には、サンプル／ホールド回路をサンプル側にし、送信時には、前記サンプル／ホールド回路をホールド側にするように構成する。



【特許請求の範囲】

【請求項 1】 受信信号を増幅する R F 用アンプと、前記 R F 用アンプの出力とローカル発振器の出力をミキシングするミキサと、前記ミキサの出力を増幅する I F 用アンプと、前記 I F 用アンプの出力を濾波するローパスフィルタと、前記ローパスフィルタの出力の相関を検出し、相関信号を出力する相関検出器と、前記相関検出器の出力を検波する検波器と、前記検波器の出力レベルを変換する電圧レベル変換器と、フィルタとで構成され、前記フィルタの出力によって前記 R F 用アンプおよび I F 用アンプのゲインをコントロールするようにした直接拡散方式のスペクトル拡散無線装置において、前記電圧レベル変換器の出力に接続されるサンプル/ホールド回路を設け、前記サンプル/ホールド回路の出力を前記 R F 用アンプおよび I F 用アンプのゲインコントロール端子に入力し、受信時には、前記サンプル/ホールド回路をサンプル側にし、送信時には、前記サンプル/ホールド回路をホールド側にするように構成したことを特徴とする A G C 回路。

【発明の詳細な説明】

【0001】

【産業上の利用分野】 本発明は、直接拡散方式のスペクトラム拡散無線通信受信機に関し、より詳細には前記受信機の A G C 回路の高速化に関する。

【0002】

【従来の技術】 従来の A G C 回路は、図 3 に示すように、R F 段および I F 段に増幅器のゲインを可変できる A G C アンプ 7 および 10 が設けられ、相関検出器 13 で検出した相関信号からデータ復調器 13 によって復調データを抽出すると共に、相関検出器 13 の相関信号出力を検波器 15 によって検波し、電圧レベル変換器 16 によって所定のレベルに変換し、ループフィルタ 17 を通過させたゲインコントロール信号を R F 用アンプ 7 および I F 用アンプ 10 のゲインコントロール端子 19 および 20 に印加して A G C のゲインを制御するようにしていた。上記のような構成によって、相関出力信号の振幅を検出し、相関が得られた信号のみを検出して A G C のゲインを制御するようにし、図 4 に示すように、受信時にアンテナから入力される電界強度が通信距離の変動による電界強度の低下やフェージング等の影響によって曲線 31 および 32 のように変動し、これに伴ってアンテナからの入力信号レベルが変動した場合であっても、R F 段および I F 段の増幅器の出力を一定にすることができる A G C ループを構成していた。しかしながら、送信と受信を切り換えて使用する必要のある半二重双方向通信方式の無線機に上記のような構成の A G C 回路を使用した場合は、受信状態から送信状態に移行する際に受信回路に入力される信号が無くなるため、A G C 制御電圧は不定となり、図 4 (B) に示すように A G C 制御電圧が、例えば、低くなり、再び受信状態になった

場合に回路内に挿入されたループフィルタ 17 等の時定数のため A G C 制御電圧が所定のレベル迄上昇するのに比較的長い時間幅を要するという問題を有していた。

【0003】

【発明が解決しようとする課題】 上記のように、従来の半二重双方向通信方式の無線機においては、受信から送信状態に移行した際に A G C 制御電圧が不定になり、再度受信にした場合に回路内のループフィルタ等の影響で A G C 制御電圧が所定のレベルに復帰するのに比較的長い時間を要し、この間は通話することが困難であるという問題を有していたので、本発明の課題は、送信から受信に切り換わった際に、短時間で A G C 制御電圧レベルが定常状態に復帰することを可能とする A G C 回路を提供することにある。

【0004】

【課題を解決するための手段】 本発明は上述の課題を解決するため、受信信号を増幅する R F 用アンプと、前記 R F 用アンプの出力とローカル発振器の出力をミキシングするミキサと、前記ミキサの出力を増幅する I F 用アンプと、前記 I F 用アンプの出力を濾波するローパスフィルタと、前記ローパスフィルタの出力の相関を検出し、相関信号を出力する相関検出器と、前記相関検出器の出力を検波する検波器と、前記検波器の出力レベルを変換する電圧レベル変換器と、フィルタとで構成され、前記フィルタの出力によって前記 R F 用アンプおよび I F 用アンプのゲインをコントロールするようにした直接拡散方式のスペクトル拡散無線装置において、前記電圧レベル変換器の出力に接続されるサンプル/ホールド回路を設け、前記サンプル/ホールド回路の出力を前記 R F 用アンプおよび I F 用アンプのゲインコントロール端子に入力し、受信時には、前記サンプル/ホールド回路をサンプル側にし、送信時には、前記サンプル/ホールド回路をホールド側にするように構成した。

【0005】

【作用】 以上のように構成したので、本発明による A G C 回路は、送受信切換スイッチの切換制御信号が、サンプル/ホールド回路を、受信期間中はサンプル側に切り換えてサンプルし、送信期間中はホールド側に切り換えてホールドするようにし、送信期間中は受信期間中の A G C レベルを保持するように働く。

【0006】

【実施例】 以下図に基づいて本発明による A G C 回路の実施例を詳細に説明する。図 1 ににおいて、受信受信には、アンテナ 1 から入力した信号を、送受信切換スイッチ 2 の共通接点 3 に入力し、受信用切換端子 6 は、R F 用 A G C アンプ 7 の入力に接続し、R F アンプ 7 の出力をローカル発振器 8 を接続したミキサ 9 に入力し、ミキサ 9 の出力を I F 用 A G C アンプ 10 に入力し、バンドパスフィルタ 11 を通過させて相関検出器 12 に入力し、相関検出器 12 を出力をデータ復調部 13 に入力

し、通信制御部 14 に入力し、相関検出器 12 の出力を検波器 15 に入力し、検波器 15 の出力を電圧レベル変換器 16 に入力し、ループフィルタ 17 を通ってサンプルホールド回路 18 に入力し、RF 用 AGC アンプ 7 および IF 用 AGC アンプ 10 のゲインコントロール端子 19 および 20 に入力する。送信時には、送信パワーアンプ 5 の出力を切換端子 4 に入力し、アンテナ 1 から送信する。送信と受信の切換信号は、通信制御部 14 から出力し、切換器 2 の切換制御端子 21 とサンプルホールド回路 18 の切換制御端子 22 に入力する。

【0007】次に本発明による AGC 回路の動作を説明する。図 1 において、受信時には、アンテナ 1 で受信した信号は RF 段用アンプ 7 によって増幅され、ローカル発振器 8 とミキシングされて IF 周波数に変換される。IF 用アンプ 10 は、前記 IF 周波数に変換された信号を増幅し、バンドパスフィルタ 11 を通過させて濾波し、相関検出器 12 で相関検出し、データ復調器 13 によってデータとして取り出し、通信制御部 14 に入力されて所定のデータ処理がおこなうと共に、検波器 15 によって検波し、電圧レベル変換器 16 によってレベル変換し、ループフィルタ 17 を通過して RF 用アンプ 7 および IF 用アンプ 10 のゲインコントロール端子 19 および 20 に印加し、これによって RF 用アンプ 7 および IF 用アンプ 10 のゲインをコントロールする。通信制御部 14 から出力される送受切換信号は切換器 2 の切換制御端子 21 およびサンプルホールド回路 18 の制御端子 22 に入力され、受信時には通信制御部 14 より受信側切換制御信号として、例えば、H レベルが出力され、これによって送受切換スイッチ 2 が受信側になり AGC ループのサンプルホールド回路 18 はサンプル側になる。

【0008】送信時には、通信制御部 14 が出力する送受切換信号を L レベルにし、送受切換スイッチ 2 を送信

側にしてパワーアンプ 5 で増幅された送信信号をアンテナから送信すると共に、サンプルホールド回路 17 がホールド側になり、受信時の AGC 制御電圧レベルがホールドされる。このため、RF 用アンプ 7 および IF 用アンプ 10 のゲインコントロール端子 19 および 20 は、送信時に受信部へ漏れ込む信号レベルには応答することがなく、再度受信状態に移行した際には図 2 に示すように、サンプルホールド回路 18 の出力が、前回の受信時の安定した AGC 制御電圧レベルにホールドされる。

10 【0009】

【発明の効果】以上に説明したように、本発明を半二重通信に使用すれば、AGC 回路の AGC 制御用信号が受信時にサンプルされ、送信時にホールドされるので、送信状態から受信状態に切り換わってから AGC 回路の制御電圧レベルが安定する迄に要する時間が短縮され、AGC 回路が安定するまでの待ち時間が短縮でき、通信の高速化を図ることができるようになる。

【図面の簡単な説明】

【図 1】本発明による AGC 回路のブロック図である。

20 【図 2】本発明による AGC 応答時間の説明図である。

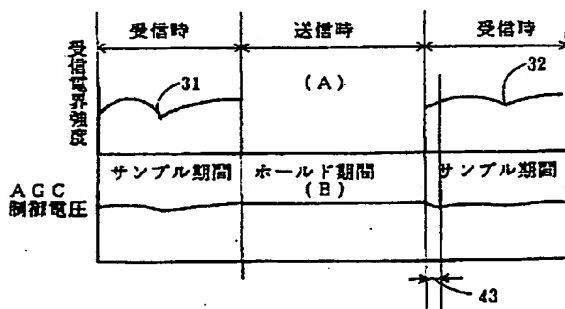
【図 3】従来の AGC 回路のブロック図である。

【図 4】従来の AGC 応答時間の説明図である。

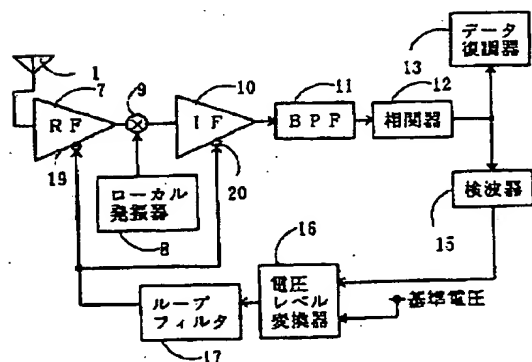
【符号の説明】

- 1 アンテナ
- 2 スイッチ
- 3 接点
- 4 端子
- 5 アンプ
- 6 端子
- 7 アンプ
- 8 発振器
- 9 ミキサ

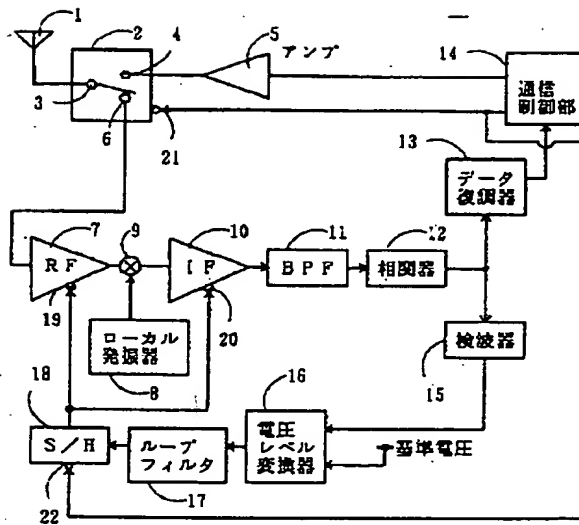
【図 2】



【図 3】



【図 1】



【図 4】

